

CdLT Ingegneria Elettronica – Regolamento a.a. 2021/2022

Algebra Lineare e Analisi Matematica II (12 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Analisi Matematica I (12 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Architetture dei Sistemi Elettronici (9 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Automatica (6 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Calcolo numerico (6 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Chimica (6 CFU)

Modalità di verifica finale: Prova scritta

Costruzioni Elettroniche (6 CFU)

Modalità di verifica finale: Prova pratica e prova orale

Dispositivi Elettronici (9 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Economia e Organizzazione Aziendale (6 CFU)

Modalità di verifica finale: Prova orale

Elettronica (9 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Elettronica dello Stato Solido (6 CFU)

Modalità di verifica finale: Prova orale

Elettronica Digitale (6 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Elettrotecnica (9 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Fisica Generale I (12 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Fisica Generale II (6 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Fisica Tecnica (6 CFU)

Modalità di verifica finale: Prova orale

Fondamenti di Informatica e Calcolatori (12 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Laboratorio di Elettronica (6 CFU)

Modalità di verifica finale: Prova pratica e prova orale

Misure Elettroniche e Strumentazione (9 CFU)

Modalità di verifica finale: Prova scritta, prova orale e prova pratica

Optoelettronica (6 CFU)

Modalità di verifica finale: Prova orale

Prova Finale (3 CFU)

Modalità di verifica finale: La prova consiste nell'esposizione davanti alla Commissione dell'attività svolta dal candidato mediante l'illustrazione e la discussione della relativa relazione.

Segnali aleatori (6 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Segnali deterministici (9 CFU)

Modalità di verifica finale: Prova scritta e prova orale

Sistemi di elaborazione (6 CFU)

Modalità di verifica finale: Prova orale

Sistemi elettronici per l'energia alternativa (6 CFU)

Modalità di verifica finale: prova orale

Sistemi Elettronici Programmabili (6 CFU)

Modalità di verifica finale: Prova pratica e prova orale

Teoria dei circuiti elettronici (6 CFU)

Modalità di verifica finale: prova orale **Lingua ufficiale:** Italiano